

S5U1C17702T1100 ハードウェアマニュアル 正誤表

項目 SPI スレーブモードの使用制限について

対象マニュアル	発行 No.	項目	ページ
S5U1C17702T1100 ハードウェアマニュアル	411545501	12 (表 12.1)	23

(誤)

12 章 「シリアルインターフェース」の表 12.1(pp.23)の、SPI の記載部分

インターフェース	信号名(ポート端子)
SPI	SDI (P20)
	SDO (P21)
	SDPICLK (P22)
	#SPISS (P17)

(正)

12 章 「シリアルインターフェース」の表 12.1(pp.23)の、SPI の記載部分

インターフェース	信号名(ポート端子)
SPI ¹	SDI (P20)
	SDO (P21)
	SDPICLK (P22)
	#SPISS (P17)

1. SVT17702 搭載 IC の SPI は、スレーブとして使用することはできませんのでご注意ください。SPI をスレーブとして使用、評価をご希望の場合は弊社までお問い合わせください。

項目 SPI スレーブモードの使用制限について			
対象マニュアル	発行 No.	項目	ページ
S5U1C17702T1100 ハードウェアマニュアル	411545501	14 (図 14.1)	25
<p>(誤)</p> <p>14 章 「拡張インターフェース」の図 14.1 (pp.25)の、S1C17702 ブロック内の SPI ブロック</p> <div>SPI</div>			
<p>(正)</p> <p>14 章 「拡張インターフェース」の図 14.1 (pp.25)の、S1C17702 ブロック内の SPI ブロック</p> <div>SPI ¹</div> <p>1. SVT17702 搭載 IC の SPI は、スレーブとして使用することはできませんのでご注意ください。SPI をスレーブとして使用、評価をご希望の場合は弊社までお問い合わせください。</p>			