

D13305-D13700比較表

Item	Sub-item	S1D13305	S1D13700
コンフィグレーション		80系/68系CPUタイプ	← 周波数分周(1/4, 1/8, 1/16) ダイレクト/インダイレクトインターフェイス
クロック		外部水晶振動子+内部水晶発振 ×	← クロック波形入力
ホストインターフェイス		非同期式	同期式(アクセス中のクロック入力必須。)
表示メモリ	外部メモリ 内部メモリ	外部SRAM接続可能(最大64Kバイト) ×	外部SRAM接続不可 32KバイトSRAM内蔵
キャラクタメモリ	内部CGROM 内部CGRAM 外部CGROM 外部CGRAM	160文字(5x7ドット) × 256文字 (M0=1の時) 64文字 (M0=0の時)	64文字(M0=0の時) 256文字(M0=1の時) × ×
表示モード	B/W表示 グレースケール表示	キャラクタモード グラフィックモード キャラクタ/グラフィック混在モード(5通り)	← ← キャラクタ/グラフィック混在モード(16通り) 2bpp(4階調) 4bpp(16階調)
表示ドット数	キャラクタモード(1bpp) キャラクタモード(2bpp) キャラクタモード(4bpp) グラフィックモード(1bpp) グラフィックモード(2bpp) グラフィックモード(4bpp)	80桁×32行+グラフィック重ね合わせ × × × 640ドット×256ドット×3画面の重ね合わせ × ×	80桁×30行+グラフィック画面 40桁×30行+グラフィック画面 20桁×30行+グラフィック画面 640ドット×240ドット×3画面 320ドット×240ドット×3画面 160ドット×240ドット×3画面
コマンド	SYSTEMSET GRAYSCALE OVLAY カーソル移動 (インダイレクトモード) カーソル移動 (ダイレクトモード) スムーズスクロール機能 ステータスフラグ	M1 × MX1,MX2 自動カーソルシフト(上下左右の4方向) 無し 横方向のみ。 有り	× ○ 優先度付き重ね合わせ機能 変更 ← 表示メモリアクセス時のアドレスへ自動移動。 無し
電源電圧		2.7V~5.5V(単一)	2電源 HVDD = 3.3V±0.3V, 5.0V±0.5V (*ホスト系、 パネル系独立に選択可能。) LVDD = 3.3V±0.3V
最大動作周波数		5.0V時: 10MHz 3.3V時: 8MHz	60MHz
PKG		QFP5-60pin QFP6-60pin ×	× × T-QFP13-64pin (Pd-Free)