

S1V3G340
外付け SPI-Flash
セレクトガイド

本資料のご使用につきましては、次の点にご留意願います。

本資料の内容については、予告無く変更することがあります。

1. 本資料の一部、または全部を弊社に無断で転載、または、複製など他の目的に使用することは堅くお断りいたします。
2. 本資料に掲載される応用回路、プログラム、使用方法等はあくまでも参考情報であり、これらに起因する第三者の知的財産権およびその他の権利侵害あるいは損害の発生に対し、弊社はいかなる保証を行うものではありません。また、本資料によって第三者または弊社の知的財産権およびその他の権利の実施権の許諾を行うものではありません。
3. 特性値の数値の大小は、数直線上の大小関係で表しています。
4. 製品および弊社が提供する技術を輸出等するにあたっては「外国為替および外国貿易法」を遵守し、当該法令の定める手続きが必要です。大量破壊兵器の開発等およびその他の軍事用途に使用する目的をもって製品および弊社が提供する技術を費消、再販売または輸出等しないでください。
5. 本資料に掲載されている製品は、生命維持装置その他、きわめて高い信頼性が要求される用途を前提としていません。よって、弊社は本（当該）製品をこれらの用途に用いた場合のいかなる責任についても負いかねます。
6. 本資料に掲載されている会社名、商品名は、各社の商標または登録商標です。

目 次

| | |
|---------------------------------|---|
| 1. 概要..... | 1 |
| 2. チェックポイント | 2 |
| 2.1 システム仕様のチェック | 2 |
| 2.2 SPI-Flash コマンド仕様のチェック | 3 |
| 2.3 読み出しタイミングチャート仕様のチェック | 4 |
| 2.4 書込みタイミングチャート仕様のチェック | 5 |
| 2.5 イレースタイミングチャート仕様のチェック | 6 |
| 改訂履歴表 | 7 |

1. 概要

本マニュアルでは、S1V3G340 に接続できる SPI-Flash の仕様について説明します。

ただし SPI-Falsh 製品によっては、タイミング仕様等が異なることもありますので、お客様にてご評価をお願いいたします。

■SPI-Flash からの読み出しについて

SPI-Flash からの読み出しひについては S1V3G340 の仕様を準拠する必要があります。仕様対象外の SPI-Flash からは音声データを読み出すことができません。後述する仕様に準じて SPI-Flash を選択ください。

■SPI-Flash への書き込みについて

Host CPU から S1V3G340 経由で SPI-Flash へ書き込みを行う際には、S1V3G340 は SPI 信号をスルーモードにして、Host CPU が SPI-Flash の書き込み仕様に準拠して書き込むので、特に制約はありませんが(ただし SPI の動作周波数は S1V3G340 上限の 1MHz まで)、S1V3G340 評価ボード用ツールの書き込み機能には制約があります。

S1V3G340 評価ボード用ツールの書き込み機能をご使用になる場合は、後述する仕様に準じて SPI-Flash を選択ください。

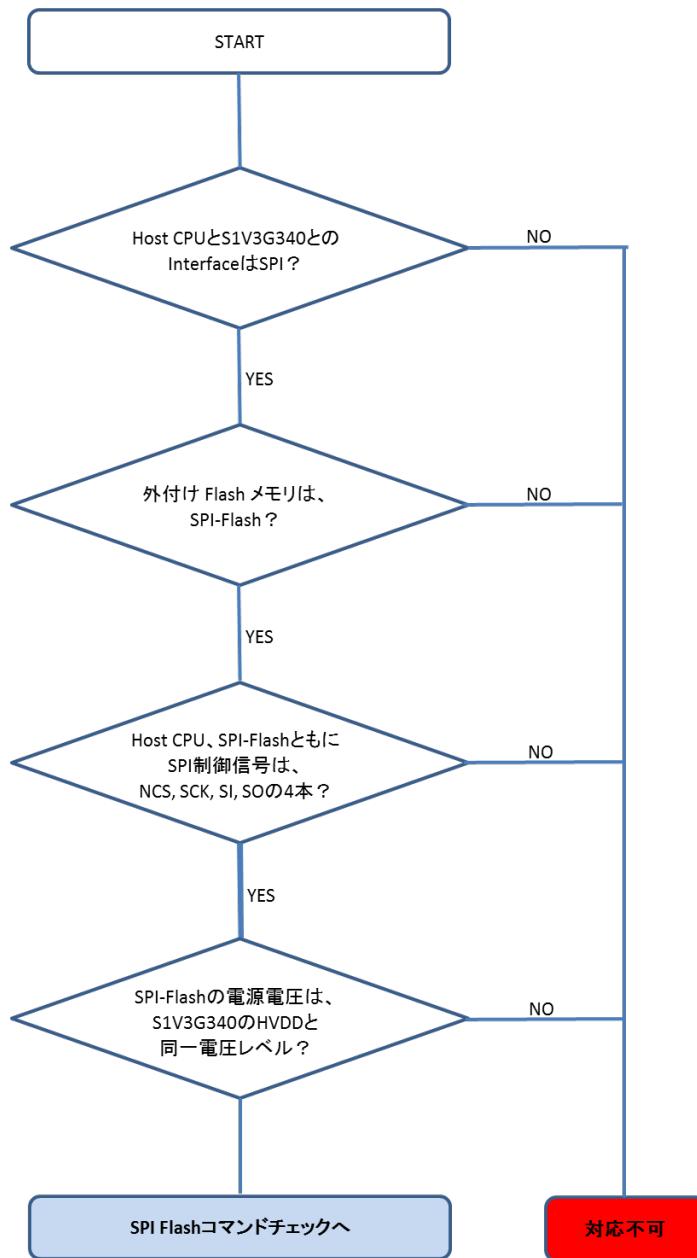


2. チェックポイント

2. チェックポイント

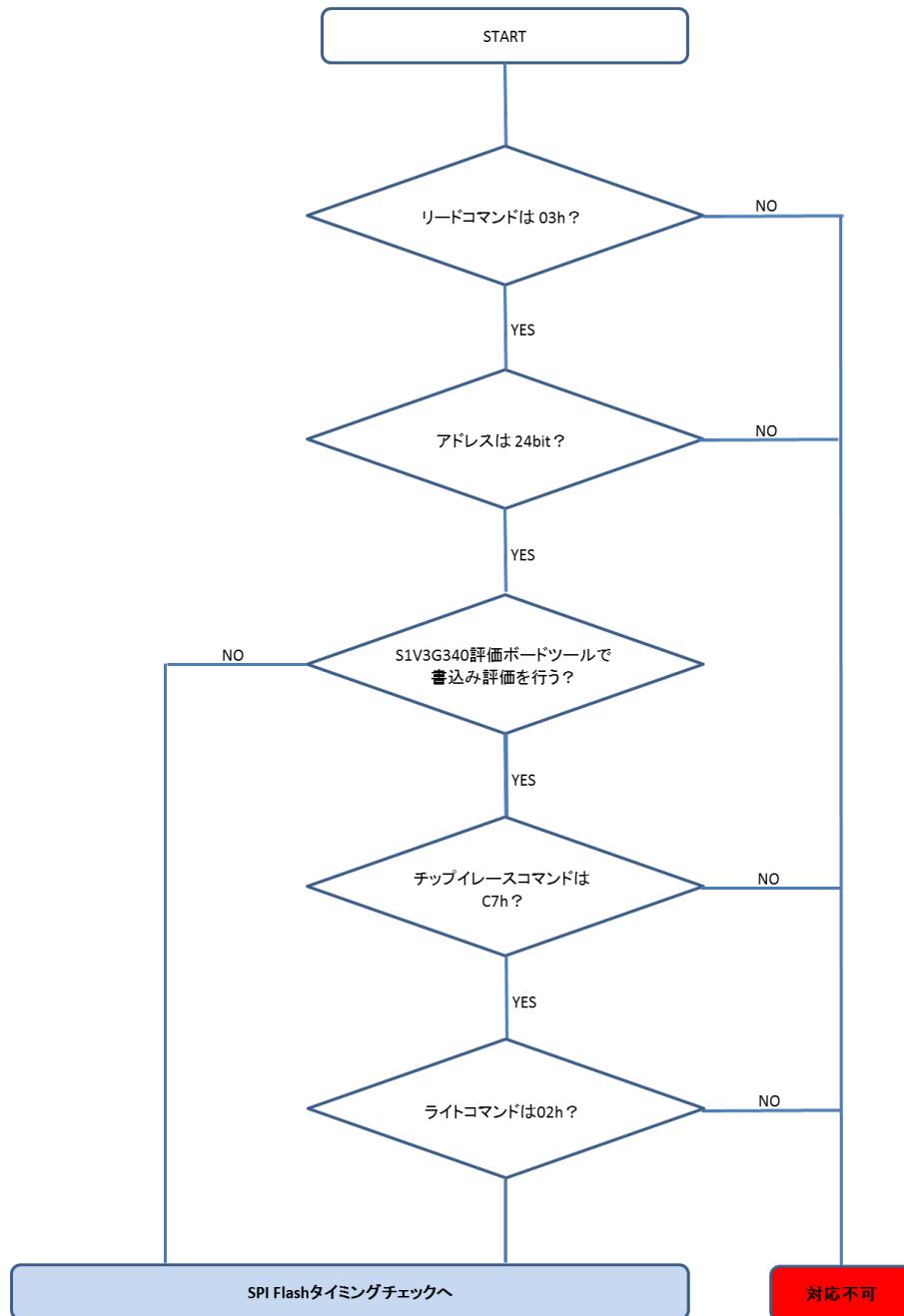
2.1 システム仕様のチェック

- 以下のフローチャートに沿って確認ください。



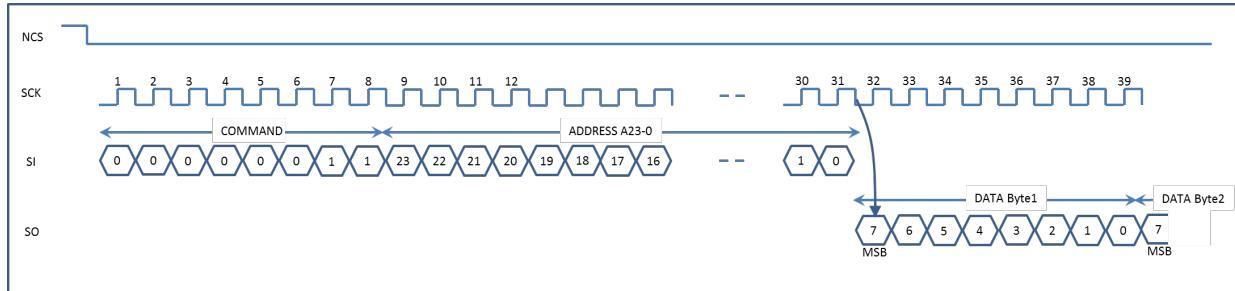
2.2 SPI-Flash コマンド仕様のチェック

- 以下のフローチャートに沿って確認ください。



2. チェックポイント

2.3 読み出しタイミングチャート仕様のチェック

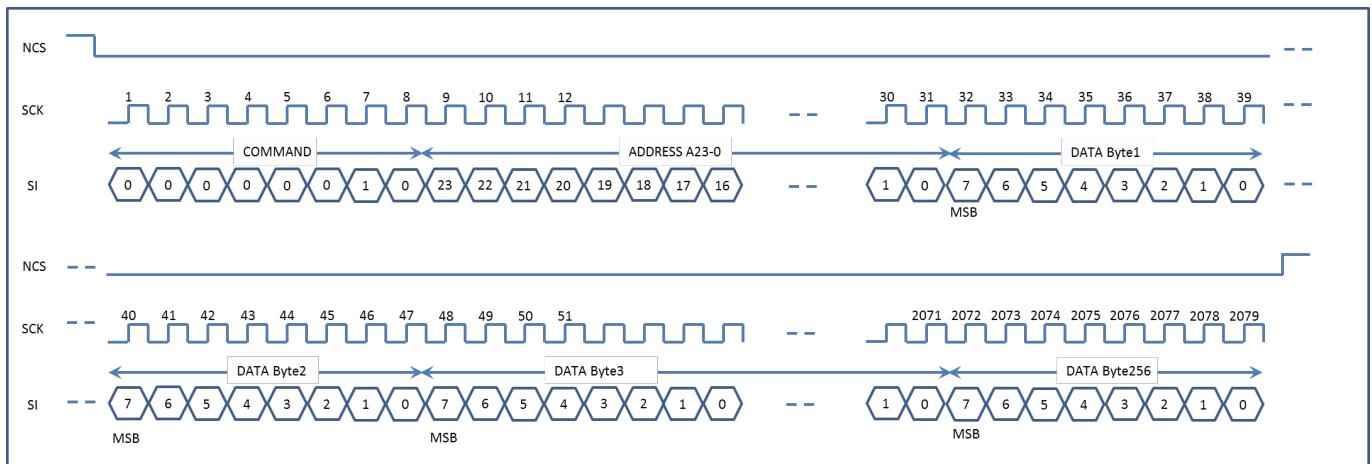


SPI-Flash 読み出しタイミングチャート

上記、タイミングチャートを基に下記をチェックください。

- ① シリアルクロックに沿って、最初の 8 クロックで、OPCODE : READ のインストラクション : 03h
- ② OPCODE に続き ADDRESS が 24bit
- ③ ADDRESS に続きデータ 8bit が outputされる。

2.4 書込みタイミングチャート仕様のチェック



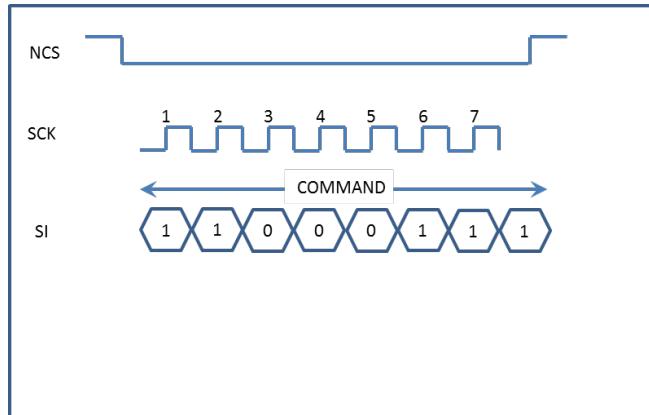
SPI-Flash 書込みタイミングチャート

上記、タイミングチャートを基に下記をチェックください。

- ① シリアルクロックに沿って、最初の 8 クロックで、OPCODE : WRITE のインストラクション : 02h
- ② OPCODE に続き ADDRESS が 24bit
- ③ ADDRESS に続きデータ 8bit をが出力する。

2. チェックポイント

2.5 イレースタイミングチャート仕様のチェック



SPI-Flash イレースタイミングチャート

上記、タイミングチャートを基に下記をチェックください。

- ① シリアルクロックに沿って、最初の 8 クロックで、OPCODE : ERASE のインストラクション : C7h
 -

改訂履歴表

付-1

| Rev. No. | 日付 | ページ | 種別 | 改訂内容（旧内容を含む） および改訂理由 |
|----------|-----------|------|----|-------------------------|
| Rev 1.00 | 2016/1/12 | 全ページ | 新規 | 新規制定 |
| | | | | |
| | | | | |

セイコーエプソン株式会社

マイクロデバイス事業部 デバイス営業部

東京 〒191-8501 東京都日野市日野 421-8

TEL (042) 587-5313 (直通) FAX (042) 587-5116

大阪 〒541-0059 大阪市中央区博労町 3-5-1 エプソン大阪ビル 15F

TEL (06) 6120-6000 (代表) FAX (06) 6120-6100

ドキュメントコード: 413165800
2016年1月作成