

S1F77310M0A

テクニカルマニュアル

本資料のご使用につきましては、次の点にご留意願います。
本資料の内容については、予告無く変更することがあります。

1. 本資料の一部、または全部を弊社に無断で転載、または、複製など他の目的に使用することは堅くお断りいたします。
2. 本資料に掲載される応用回路、プログラム、使用方法等はあくまでも参考情報であり、これら起因する第三者の権利（工業所有権を含む）侵害あるいは損害の発生に対し、弊社はいかなる保証を行うものではありません。また、本資料によって第三者または弊社の工業所有権の実施権の許諾を行うものではありません。
3. 特性値の数値の大小は、数直線上の大小関係で表しています。
4. 本資料に掲載されている製品のうち「外国為替及び外国貿易法」に定める戦略物資に該当するものについては、輸出する場合、同法に基づく輸出許可が必要です。
5. 本資料に掲載されている製品は、生命維持装置その他、きわめて高い信頼性が要求される用途を前提としていません。よって、弊社は本（当該）製品をこれらの用途に用いた場合のいかなる責任についても負いかねます。

目 次

1. 概要.....	1
1.1 特徴.....	1
1.2 用途.....	1
1.3 パッケージ.....	1
1.4 応用回路例.....	1
1.5 端子配置図.....	2
1.6 端子説明.....	2
1.7 真理値表.....	2
1.8 ブロック図.....	3
2. 電気的特性.....	4
2.1 絶対最大定格.....	4
2.2 推奨動作条件.....	4
2.3 DC 電気的特性.....	4
2.4 AC 電気的特性.....	5
2.5 容量.....	5
3. 標準特性図.....	6
4. テスト回路図.....	7
5. パッケージ情報.....	10
5.1 パッケージ外形図.....	10
5.2 マーキング仕様.....	11
改定履歴.....	12

1. 概要

S1F77310 シリーズは、USB アプリケーションに適したバススイッチ IC です。CMOS プロセスを採用しているため、低消費電力を特徴としています。パッケージは小型の PLP-8 を採用しているため、高密度実装への対応が可能です。

本 IC の入力にレベルシフト回路内蔵のため、外付けレベルシフト回路は不要です。

1.1 特徴

・入力電圧範囲	: 3.0V～3.6V
・低消費電流	: 14 μ A (MAX)
・静止電流	: 1 μ A (MAX)
・バススイッチ ON 抵抗	: 5.3 Ω (typ)
・バススイッチ端子容量	: 1.7pF (typ)

1.2 用途

- ・携帯通信機器（携帯電話、コードレスホン、無線通信機器）
- ・携帯 AV 機器
- ・家庭用電気製品
- ・カメラ、ビデオ機器
- ・携帯ゲーム機
- ・バッテリー使用機器

1.3 パッケージ

- ・ PLP-8 (1.60mm×1.60mm)

1.4 応用回路例

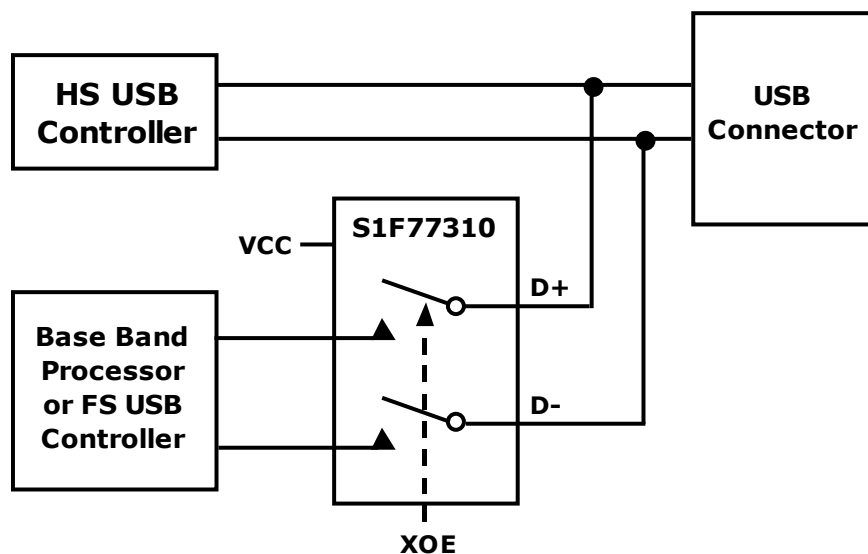
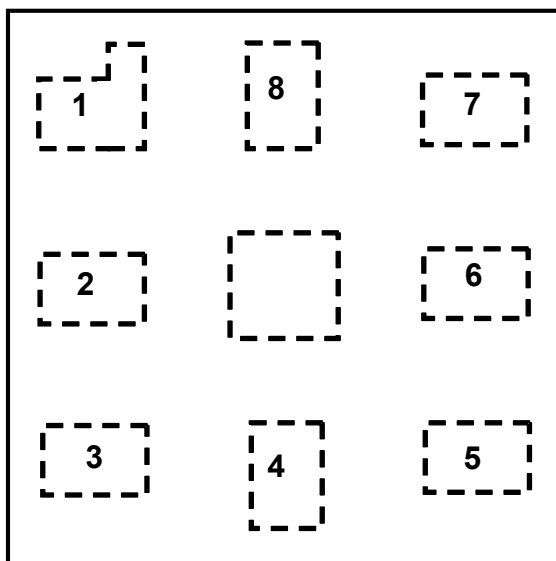


図1 応用回路例

1. 概要

1.5 端子配置図



(TOP VIEW)

図 2 端子配置図

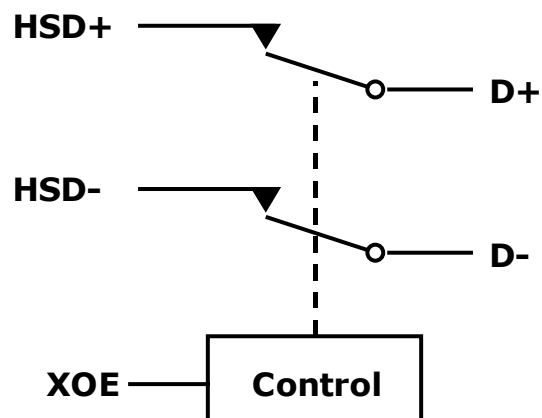


図 3 バススイッチシンボル

※本 IC において中央のランドは使用しませんので、実装しないようにしてください。

1.6 端子説明

端子番号	端子名	端子説明
1	XOE	バススイッチイネーブル入力端子
2	HSD+	データポート (+)
3	D+	データポート (+)
4	GND	GND 端子
5	D-	データポート (-)
6	HSD-	データポート (-)
7	(NC)	NC 端子
8	Vcc	電源端子

1.7 真理値表

XOE	バススイッチの状態
HIGH	切断
LOW	HSD+ =D+、HSD- =D-

1.8 ブロック図

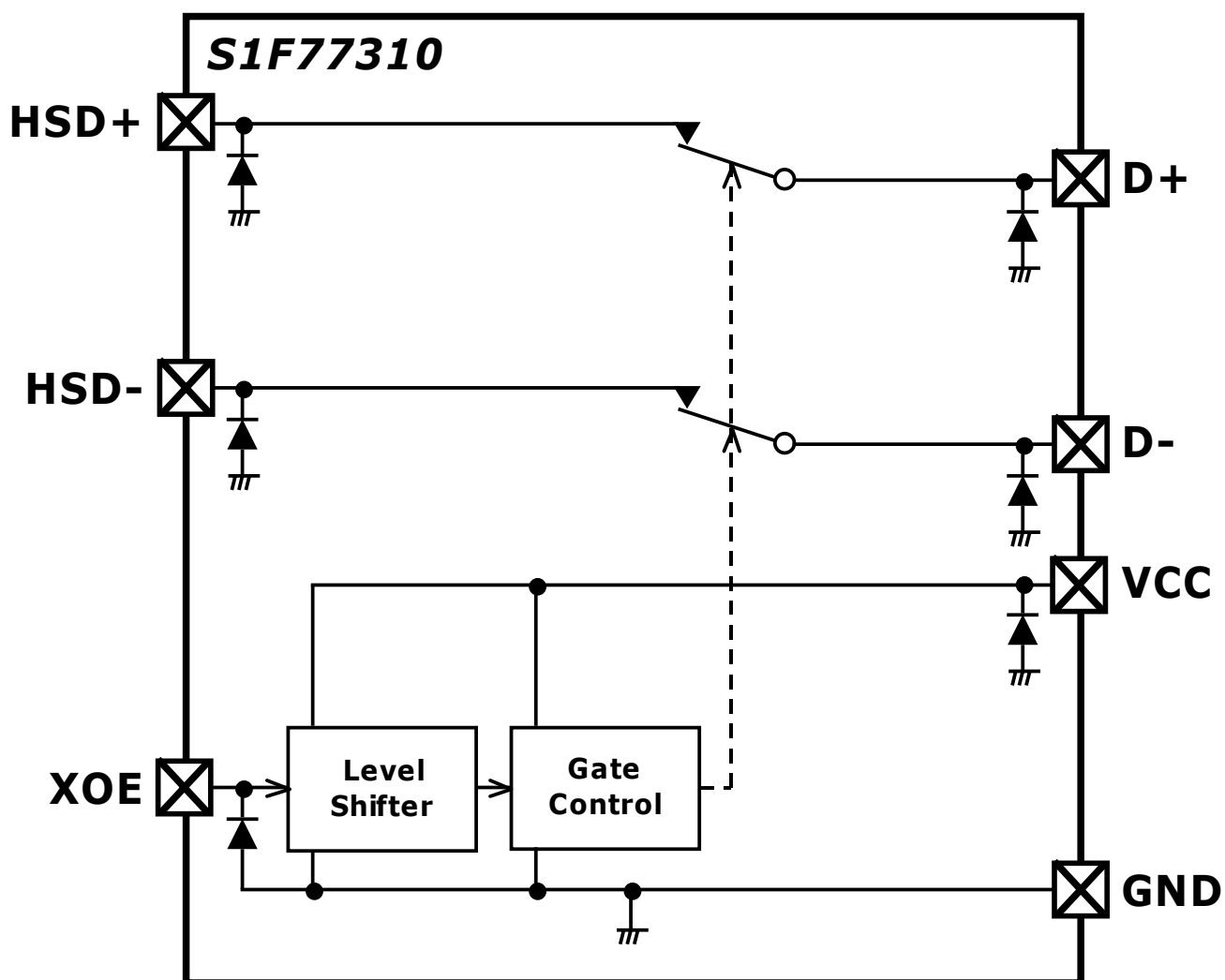


図4 ブロック図

2. 電気的特性

2. 電気的特性

2.1 絶対最大定格

項目		記号	最小	最大	単位
電源電圧		V _{CC}	-0.3	4.6	V
入力端子電圧	XOE	V _{IN}	-0.3	7.0	V
スイッチ入力電圧	HSD+,HSD-,D+,D-	V _{SW}	-0.3	7.0	V
保存温度		T _{STG}	-65	150	°C

2.2 推奨動作条件

項目		記号	最小	最大	単位
電源電圧		V _{CC}	3.0	3.6	V
入力端子電圧	XOE	V _{IN}	0.0	5.5	V
スイッチ入力電圧	HSD+,HSD-,D+,D-	V _{SW}	0.0	5.5	V
動作温度		T _a	-40	85	°C

2.3 DC 電気的特性

(特記なき場合 : T_a=-40°C~85°C)

項目	記号	条件	V _{CC} [V]	Min.	Typ.	Max.	単位
クランプダイオード電圧	V _{IK}	I _L =18mA	3.0			-1.2	V
高レベル入力電圧	V _{IH}		3.0~3.6	1.2			V
低レベル入力電圧	V _{IL}		3.0~3.6			0.4	V
入力リーク電流	I _{IN}	0V ≤ V _{IN} ≤ V _{CC}	3.6 *	-1.0		1.0	μA
スイッチオフ時リーク電流	I _{OZ}	0V ≤ V _{SW} ≤ V _{CC}	3.6 *	-1.0		1.0	μA
パワーオフリーク電流 (D+,D-)	I _{OFF}	0V ≤ V _{SW} ≤ V _{CC} , V _{CC} =0V	0.0	-2.0		2.0	μA
スイッチ ON 抵抗	R _{ON}	V _{SW} =0.4V, I _{ON} =-8mA	3.0		5.3	8.0	Ω
ΔON 抵抗	ΔR _{ON}	V _{SW} =0.4V, I _{ON} =-8mA	3.0		0.35		Ω
ON 抵抗フラットネス	R _{ON} (Flat)	0V ≤ V _{SW} ≤ 1V, I _{ON} =-8mA	3.0		2		Ω
静止電流	I _{CC}	V _{IN} =3.6V	3.6			1.0	μA
消費電流	I _{CC} T	V _{IN} =0V, V _{SW} =2.6V	3.6			14.0	μA

※ USB Full Speed 規格に準じた値を記載

2.4 AC 電気的特性

(特記なき場合 : Ta=-40°C~85°C)

項目	記号	条件	Vcc[V]	Min.	Typ.	Max.	単位
ターンオン時間	t _{ON}	R _L =50Ω, C _L =5pF	3.0~3.6		5	20	μs
ターンオフ時間	t _{OFF}	R _L =50Ω, C _L =5pF	3.0~3.6		21	40	ns
伝播遅延時間	t _{PD}	R _L =50Ω, C _L =5pF	3.3		0.25		ns
オフアイソレーション	OIRR	R _L =50Ω, C _L =0pF, f=240MHz	3.0~3.6		-35		dB
クロストーク	X _{talk}	R _L =50Ω, f=240MHz	3.0~3.6		-40		dB
-3dB バンド幅	BW	R _L =50Ω, C _L =0pF, f=240MHz	3.0~3.6		1000		MHz
チャンネル間スキュー	t _{SK(O)}	R _L =50Ω, C _L =5pF	3.0~3.6		50		ps
データ間スキュー	t _{SK(P)}	R _L =50Ω, C _L =5pF	3.0~3.6		20		ps
総ジッター量	t _j	R _L =50Ω, C _L =5pF, t _r =t _f =500ps at 480Mbps	3.0~3.6		200		ps

2.5 容量

(特記なき場合 : Ta=-40°C~85°C)

項目	記号	条件	Vcc[V]	Min.	Typ.	Max.	単位
制御入力端子容量	C _{IN}	V _{CC} =0V, f=1MHz	0.0		7.0		pF
バススイッチ ON 容量	C _{ON}	V _{IN} =0V, f=1MHz	3.3		3.7		pF
バススイッチ端子容量	C _{OFF}	V _{CC} =0V, f=1MHz	0.0		1.7		pF

3. 標準特性図

3. 標準特性図

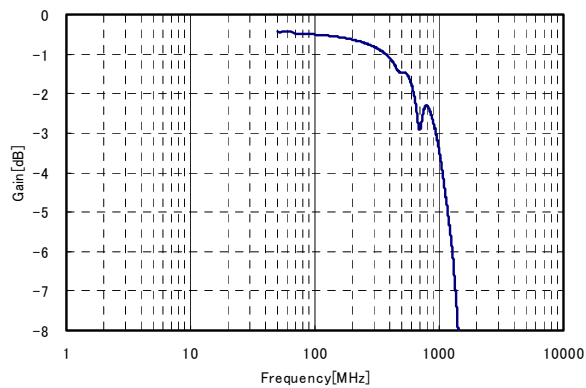


図 5 Gain-周波数特性

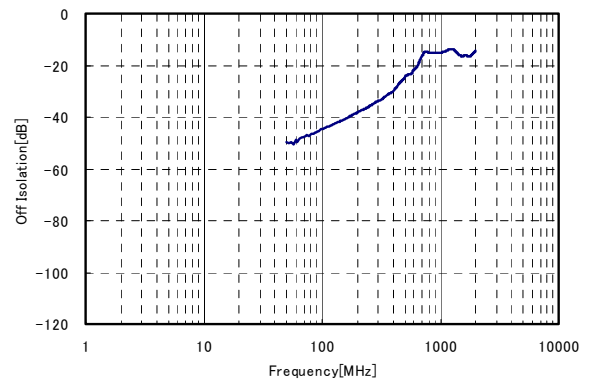


図 6 オフアイソレーション

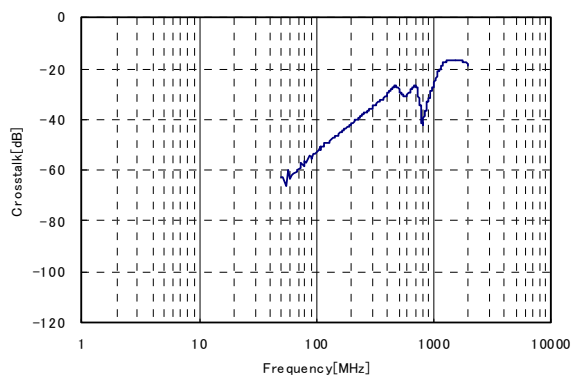


図 7 クロストーク

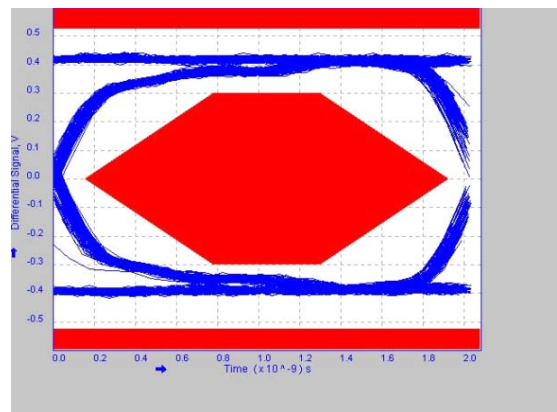


図 8 HS-Eye 特性

4. テスト回路図

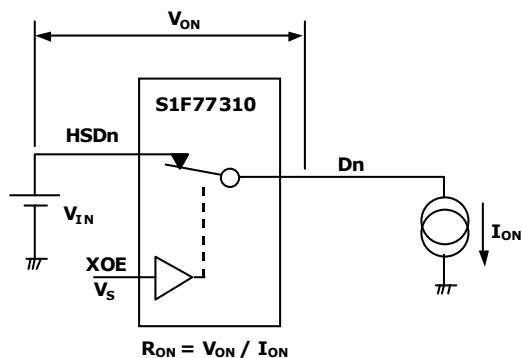


図9 ON抵抗測定回路図

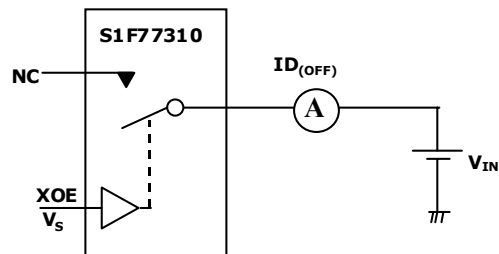


図10 オフリーク電流測定回路図

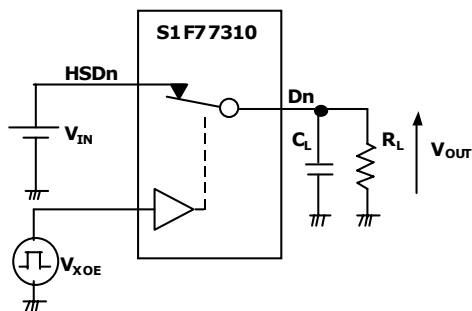


図 11 AC 特性測定回路図

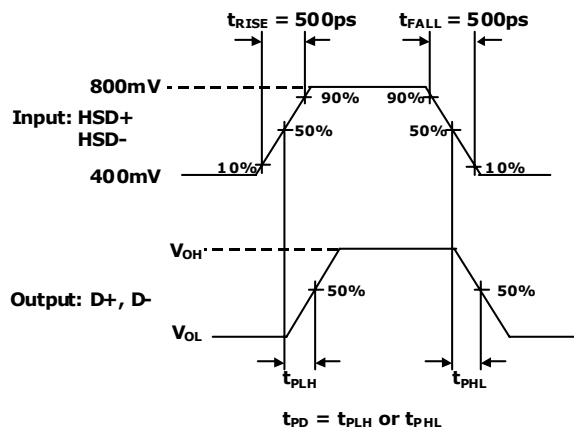


図 12 伝播遅延時間波形図

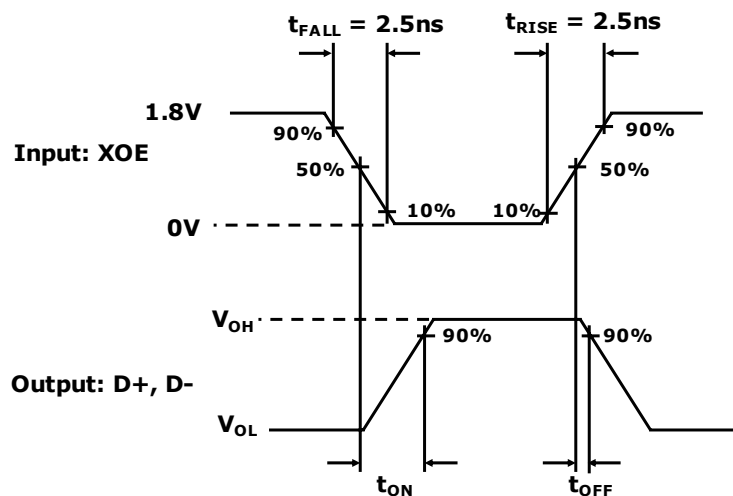


図 13 ターンオン時間／ターンオフ時間 波形図

4. テスト回路図

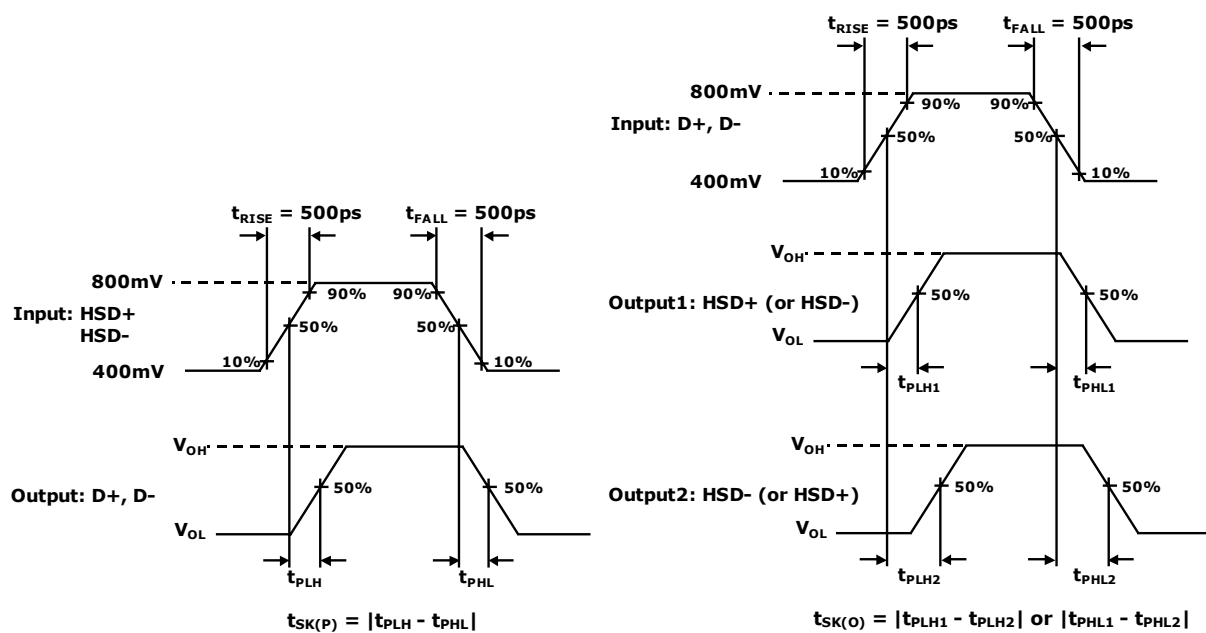


図 14 スイッチスキューテスト波形図

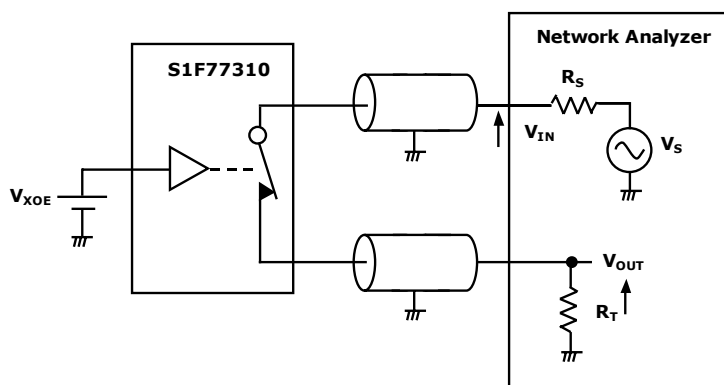


図 15 バンド幅測定回路図

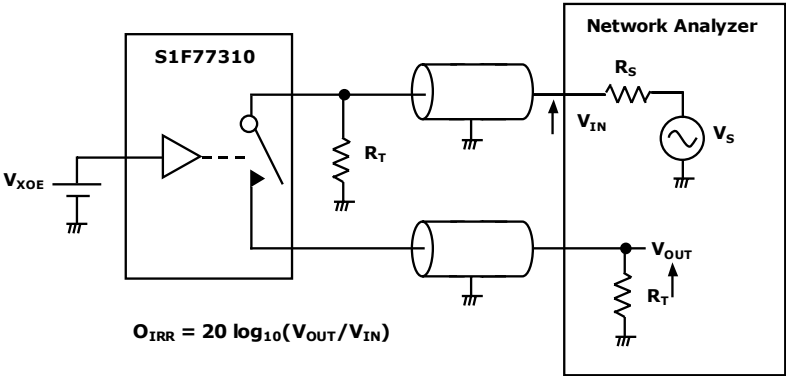


図 16 オフアイソレーション測定回路図

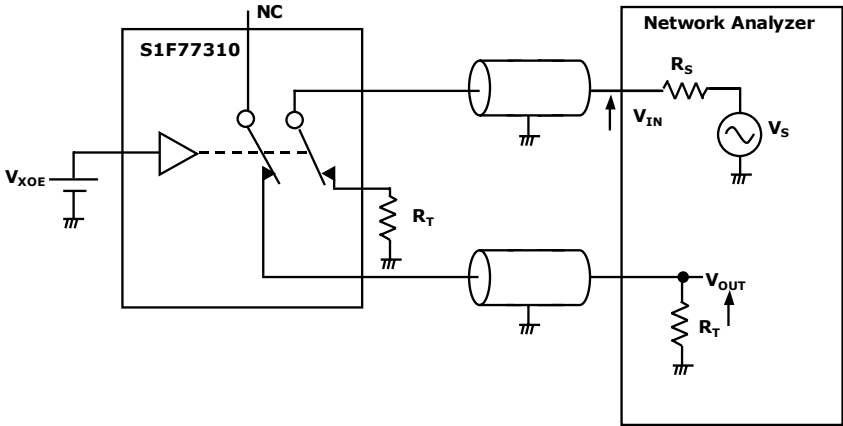


図 17 クロストーク測定回路図

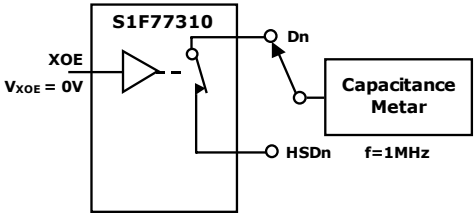


図 18 ON 容量測定回路図

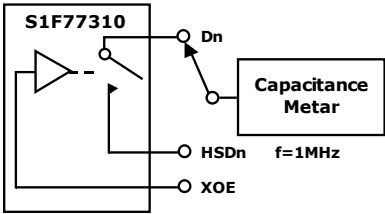


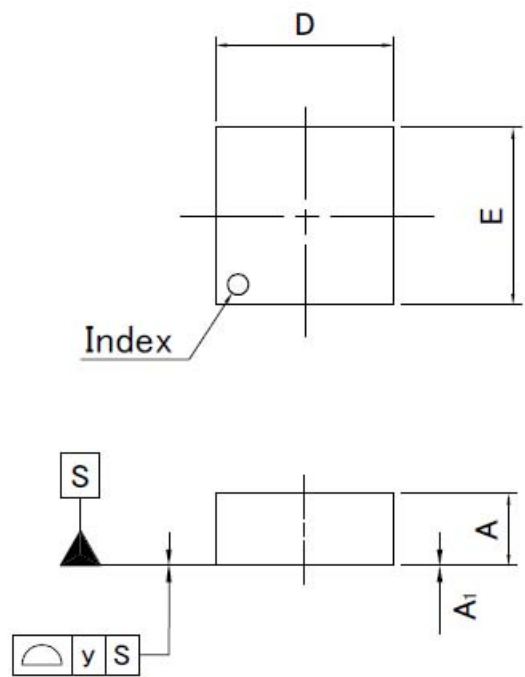
図 19 端子容量測定回路図

5. パッケージ情報

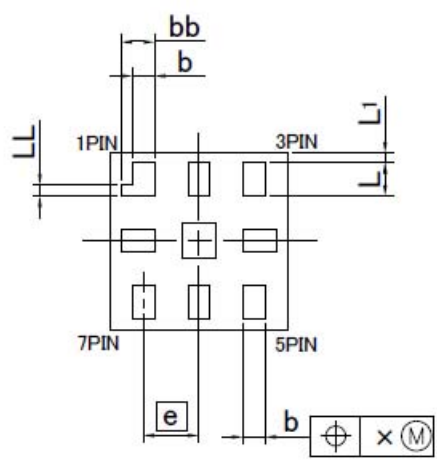
5. パッケージ情報

5.1 パッケージ外形図

Top View



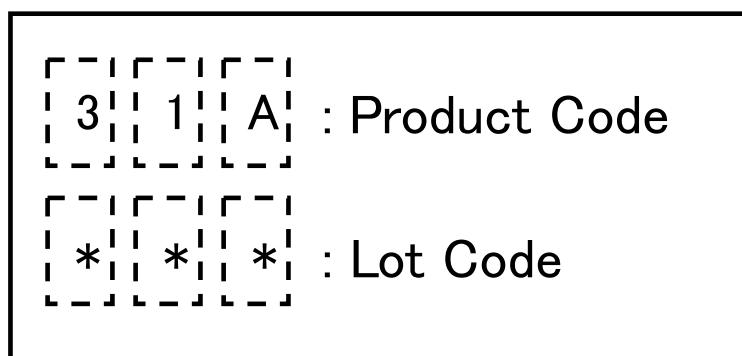
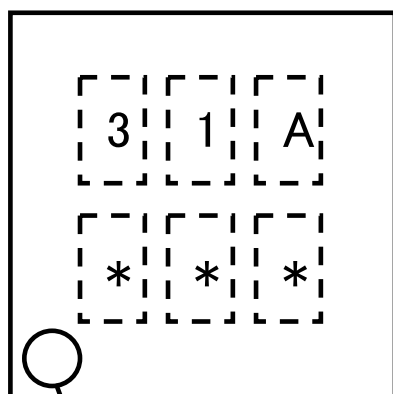
Bottom View



(単位 : mm)

Symbol	Dimension in Millimeters		
	Min.	Nom.	Max.
D	—	1.6	—
E	—	1.6	—
A	—	—	0.65
A1	0	—	—
e	—	0.5	—
b	0.1	—	0.3
bb	0.2	—	0.4
L	0.2	—	0.4
L1	—	0.09	—
LL	—	0.1	—
x	—	—	0.1
y	—	—	0.08

5.2 マーキング仕様



12

セイコーエプソン株式会社

半導体事業部 IC 営業部

<IC 国内営業グループ>

東京 〒191-8501 東京都日野市日野 421-8
TEL (042) 587-5313 (直通) FAX (042) 587-5116

大阪 〒541-0059 大阪市中央区博労町 3-5-1 エプソン大阪ビル 15F
TEL (06) 6120-6000 (代表) FAX (06) 6120-6100

ドキュメントコード : 411494100
2008 年 7 月 作成