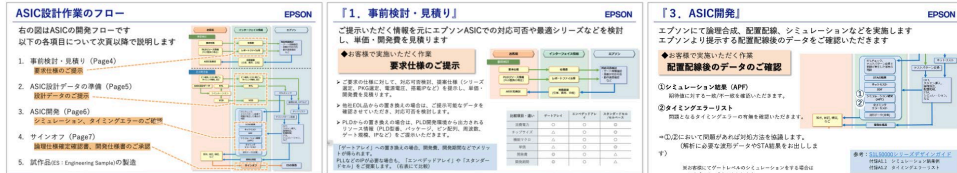


エプソンの ASIC を開発する際の設計作業の流れについて

エプソンの ASIC を開発する際の設計作業の流れについて詳しくご紹介した資料です。エプソン ASIC の対応領域、ASIC 設計作業のフローとその詳細について詳しくご紹介しています。特に設計段階において、お客様にどのような準備をしていただくのかについてもご紹介しております。

[この資料を今後の検討用に申し込みする>>](#)



●資料の掲載内容

1. エプソン ASIC の対応領域について
2. ASIC 設計作業のフロー（全体の流れ）
3. 各設計フローの詳細とお客様に準備いただくことについて
 - ◆ 事前検討・見積りについて
 - ① お客様準備：要求仕様のご提示
 - ◆ ASIC 設計データの準備について
 - ① お客様準備：ASIC 設計データのご提示
 - ◆ ASIC 開発について
 - ① お客様準備：配置配線後のデータのご確認
 - ◆ サインオフについて
 - ① お客様準備：サインオフ資料のご承認
 - ◆ 試作品の製造について

[この資料を今後の検討用に申し込みする>>](#)