

## 16-bit Single Chip Microcontroller

- 1.8 V～5.5 Vの広範囲の電圧動作に対応
- 最大88ビットの汎用ポートを搭載
- 8入力の10ビットA/D変換器を2チャンネル内蔵
- 24系統(4チャンネル×6ポート)のPWM出力に対応

### ■ 概要

S1C17589は、1.8 Vから5.5 Vまでの広範囲の電圧動作に対応した、Flashメモリ搭載16ビットMCUです。豊富な汎用入出力ポートとA/D変換器の入力ポートを搭載しており、電池駆動のアプリケーションから家電まで、さまざまなセンサ応用機器に適しています。

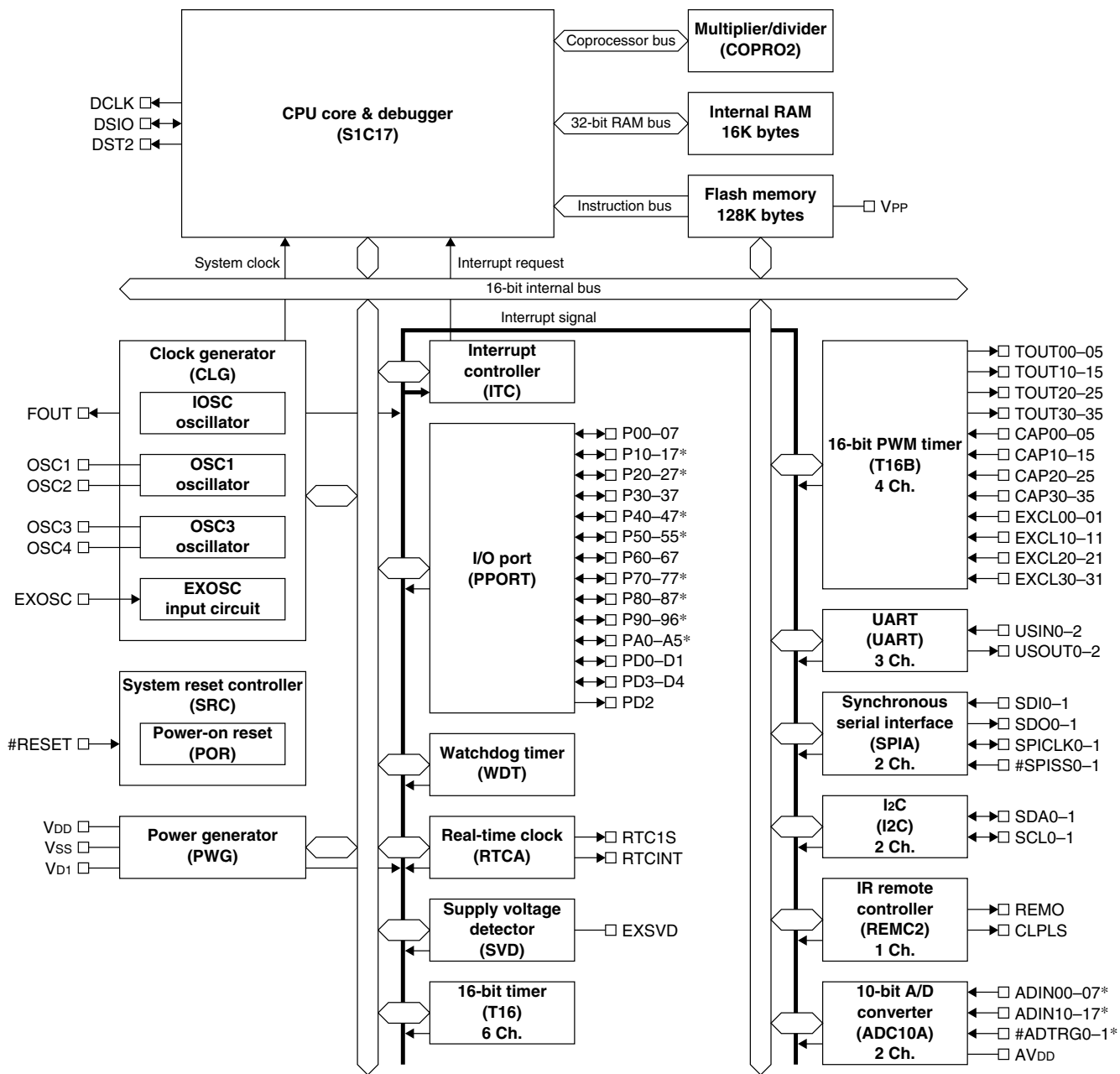
### ■ 特長

機種	S1C17589
<b>CPU</b>	
CPUコア	EPSONオリジナル16ビットRISC CPUコアS1C17
その他	デバッグを内蔵
<b>内蔵Flashメモリ</b>	
容量	128Kバイト(命令/データ共用)
書き換え回数	50回(min.) *デバッグツールICDminiからの書き換え時
その他	ICDminiからの読み出し/書き換えを禁止するセキュリティ機能 ICDminiによるオンボード書き換えが可能
<b>内蔵RAM</b>	
容量	16Kバイト
<b>クロックジェネレータ(CLG)</b>	
システムクロックソース	4種類(IOSC/OSC1/OSC3/EXOSC)
システムクロック周波数(動作周波数)	16.8 MHz(max.)
IOSC発振回路	16/12/8(起動クロックソース)/4 MHz (typ.)からソフトウェアにて選択可能 10 μs(max.)の起動時間 (SLEEP状態からCPUがベクタテーブルを読み出すまでの時間)
OSC1発振回路	32.768 kHz(typ.) 水晶発振回路 発振停止検出回路内蔵
OSC3発振回路	16.8 MHz(max.) 水晶/セラミック発振回路
EXOSCクロック入力	16.8 MHz(max.) 矩形波またはサイン波入力
その他	システムクロックの分周比を設定可能 SLEEP復帰時のシステムクロックを任意に設定可能 CPUとすべての周辺回路が、任意に選択されたクロック周波数で動作可能
<b>入出力ポート(PPORT)</b>	
汎用入出力ポート数	入出力ポート: 87ビット(max.) (Chip, QFP15-100pin) 67ビット(max.) (QFP14-80pin) 51ビット(max.) (QFP13-64pin) 出力ポート: 1ビット(max.) 周辺回路の入出力端子と共用
入力割り込み対応ポート数	83ビット(max.) (Chip, QFP15-100pin) 63ビット(max.) (QFP14-80pin) 47ビット(max.) (QFP13-64pin)
ユニバーサルポートマルチプレクサ(UPMUX)対応ポート数	32ビット(Chip, QFP15-100pin, QFP14-80pin) 31ビット(QFP13-64pin) ソフトウェアで選択した周辺回路入出力機能を各ポートに割り付け可能
<b>タイマ</b>	
ウォッチドッグタイマ(WDT)	NMI, またはウォッチドッグタイマリセットを生成
リアルタイムクロック(RTCA)	128 ~ 1 Hzカウンタ, 秒/分/時/日/曜日/月/年カウンタ 1秒補正のための論理緩急機能 アラーム機能, ストップウォッチ機能
16ビットタイマ(T16)	6チャンネル SPIAのマスタクロックとADC10Aのトリガ信号を生成
16ビットPWMタイマ(T16B)	4チャンネル イベントカウンタ/キャプチャ機能 PWM波形生成機能 PWM出力またはキャプチャ入力ポート数: 6ポート/チャンネル

# S1C17589

<b>電源電圧検出回路(SVD)</b>	
検出レベル	20値(1.8 ~ 3.7 V)
その他	間欠動作モード 検出レベル判定で割り込み, またはリセットを発生
<b>シリアルインタフェース</b>	
UART(UART)	3チャンネル ボーレート生成回路内蔵, IrDA1.0対応
同期式シリアルインタフェース(SPIA)	2チャンネル 転送データ長を2 ~ 16ビットに設定可能 マスタモードのボーレート生成回路として16ビットタイマ(T16)を使用可能
I <sup>2</sup> C(I2C)	2チャンネル ボーレート生成回路内蔵
<b>IRリモートコントローラ(REMC2)</b>	
送信チャンネル数	1チャンネル
その他	応用としてELランプ駆動波形を生成可能(ハードウェア)
<b>10ビットA/D変換器(ADC10A)</b>	
変換方式	逐次比較型
分解能	10ビット
変換チャンネル数	2チャンネル(Chip, QFP15-100pin, QFP14-80pin) 1チャンネル(QFP13-64pin)
アナログ信号入力数	Ch.0: 8ポート, Ch.1: 8ポート (Chip, QFP15-100pin) Ch.0: 8ポート, Ch.1: 3ポート (QFP14-80pin) Ch.0: 7ポート, Ch.1: なし (QFP13-64pin)
<b>乗除算器(COPRO2)</b>	
演算機能	16ビット × 16ビット 乗算器 16ビット × 16ビット + 32ビット 積和演算器 32ビット ÷ 32ビット 除算器
<b>リセット</b>	
#RESET端子	リセット端子Lowレベル検出時
パワーオンリセット	電源投入時
キー入力リセット	P00 ~ P01/P02/P03キーの同時入力時 (レジスタでON/OFF設定可能)
ウォッチドッグタイマリセット	ウォッチドッグタイマオーバーフロー時(レジスタでON/OFF設定可能)
電源電圧検出回路リセット	電源電圧検出回路による設定電圧検出時(レジスタでON/OFF設定可能)
<b>割り込み</b>	
ノンマスクابل割り込み	4本(リセット, アドレス不整, デバッグ, NMI)
プログラマブル割り込み	外部割り込み: 1本(8レベル) 内部割り込み: 23本(8レベル)
<b>電源電圧</b>	
V <sub>DD</sub> 動作電圧	1.8 ~ 5.5 V
Flash書き換え時V <sub>DD</sub> 動作電圧	1.8 ~ 5.5 V(V <sub>PP</sub> = 7.5 Vの外部印加が必要)
AV <sub>DD</sub> 動作電圧	2.7 ~ 5.5 V
<b>動作温度</b>	
動作温度範囲	-40 ~ 85 °C
<b>消費電流 (Typ.値)</b>	
SLEEPモード	0.2 μA IOSC = OFF, OSC1 = OFF, OSC3 = OFF
HALTモード	0.6 μA OSC1 = 32 kHz, RTC = ON
RUNモード	9 μA OSC1 = 32 kHz, RTC = ON, CPU = OSC1 280 μA OSC3 = 1 MHz(セラミック発振), OSC1 = 32 kHz, RTC = ON, CPU = OSC3
<b>出荷形態</b>	
1	QFP15-100pin (端子ピッチ: 0.5 mm)
2	QFP14-80pin (端子ピッチ: 0.5 mm)
3	QFP13-64pin (端子ピッチ: 0.5 mm)
4	チップ (パッドピッチ: 80 μm(min.))

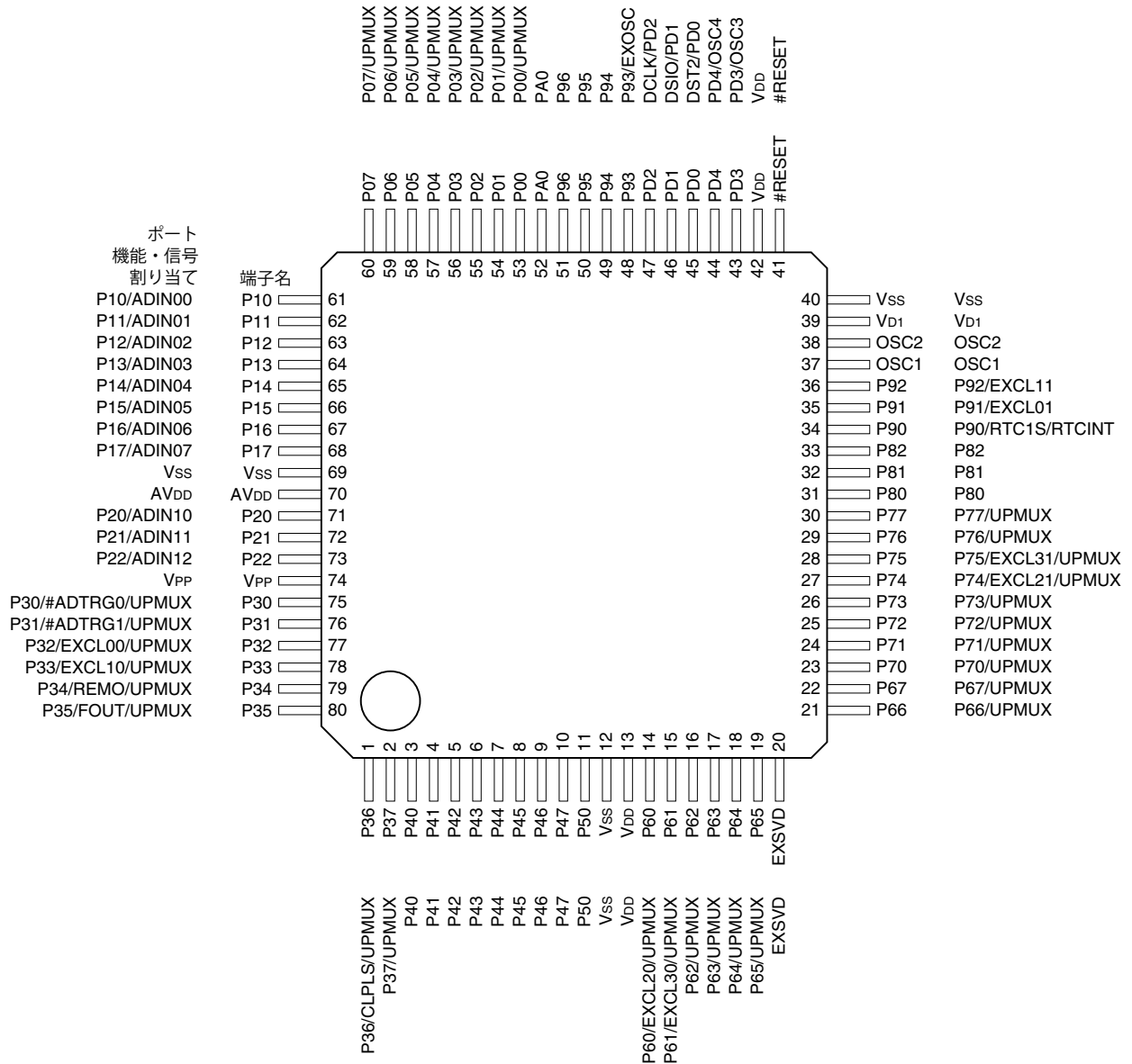
## ■ ブロック図



\* 端子構成はパッケージタイプにより異なります。

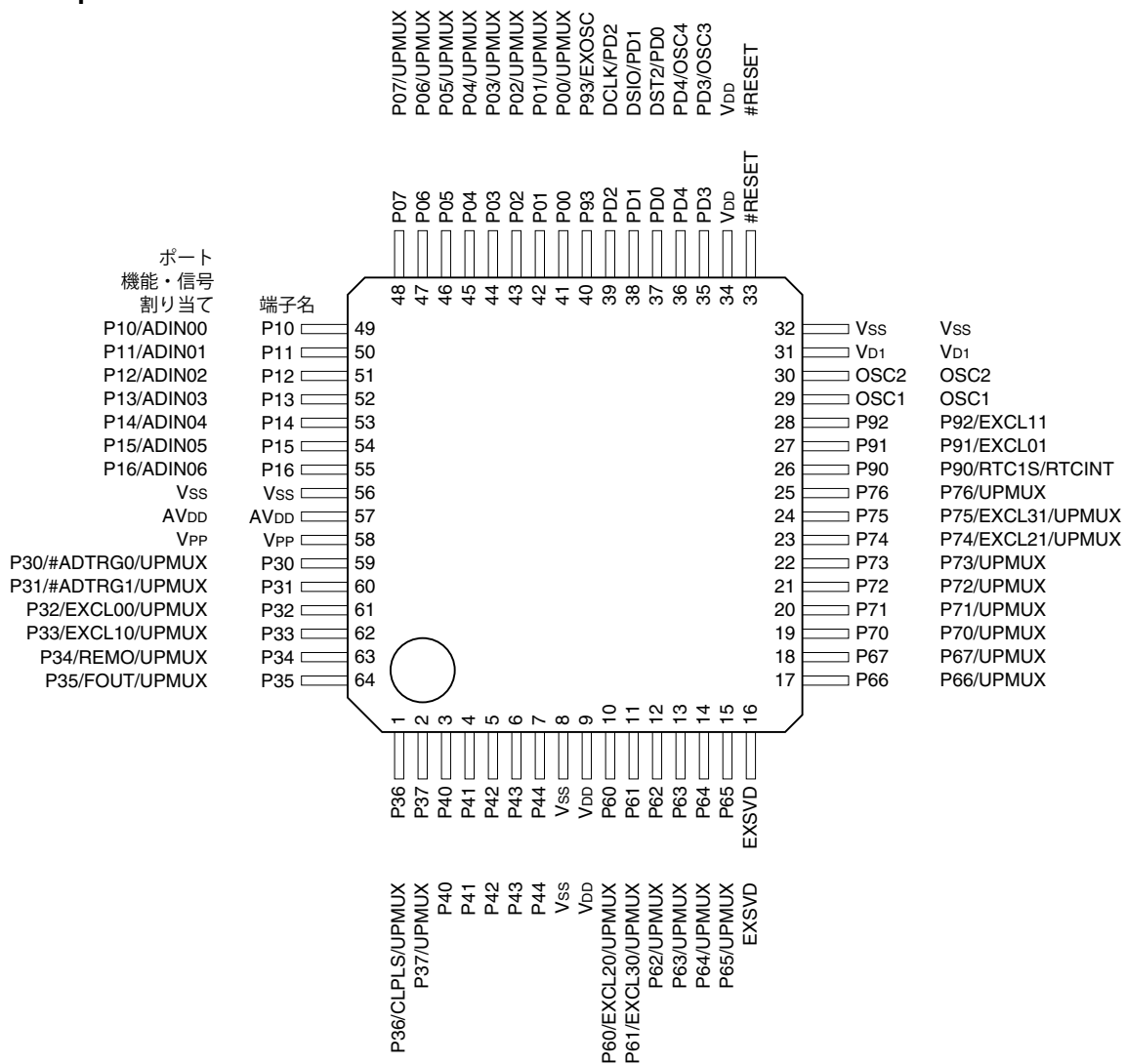


## QFP14-80pin



# S1C17589

## QFP13-64pin





# S1C17589

## ■ 端子説明

### 記号説明

割り当て信号: 各端子の最上部に記載されている信号が、イニシャル状態で端子に割り当てられる信号です。その他の信号にはソフトウェアで切り換えます。

I/O: I = 入力  
 O = 出力  
 I/O = 入出力  
 P = 電源  
 A = アナログ信号  
 Hi-Z = ハイインピーダンス状態

イニシャル状態: I (Pull-up) = プルアップ入力  
 I (Pull-down) = プルダウン入力  
 Hi-Z = ハイインピーダンス状態  
 O (H) = HIGHレベル出力  
 O (L) = LOWレベル出力

チップ	QFP15-100pin	QFP14-80pin	QFP13-64pin	端子/ パッド名	割り当て 信号	I/O	イニシャル 状態	機能
✓	✓	✓	✓	VDD	VDD	P	-	電源(+)
✓	✓	✓	✓	AVDD	AVDD	P	-	アナログ電源(+)
✓	✓	✓	✓	VSS	VSS	P	-	GND
✓	✓	✓	✓	VPP	VPP	P	-	Flashプログラミング電源
✓	✓	✓	✓	VD1	VD1	A	-	内蔵レギュレータ出力
✓	✓	✓	✓	EXSVD	EXSVD	A	-	電源電圧検出回路入力
✓	✓	✓	✓	OSC1	OSC1	A	-	OSC1発振回路入力
✓	✓	✓	✓	OSC2	OSC2	A	-	OSC1発振回路出力
✓	✓	✓	✓	#RESET	#RESET	I	I (Pull-up)	リセット入力
✓	✓	✓	✓	P00	P00	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P01	P01	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P02	P02	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P03	P03	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P04	P04	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P05	P05	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P06	P06	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P07	P07	I/O	Hi-Z	入出力兼用ポート
			UPMUX		I/O	ユーザ選択入出力(ユニバーサルポートマルチプレクサ)		
✓	✓	✓	✓	P10	P10	I/O	Hi-Z	入出力兼用ポート
			ADIN00		A	10ビットA/D変換器Ch.0アナログ信号入力0		
✓	✓	✓	✓	P11	P11	I/O	Hi-Z	入出力兼用ポート
			ADIN01		A	10ビットA/D変換器Ch.0アナログ信号入力1		
✓	✓	✓	✓	P12	P12	I/O	Hi-Z	入出力兼用ポート
			ADIN02		A	10ビットA/D変換器Ch.0アナログ信号入力2		
✓	✓	✓	✓	P13	P13	I/O	Hi-Z	入出力兼用ポート
			ADIN03		A	10ビットA/D変換器Ch.0アナログ信号入力3		
✓	✓	✓	✓	P14	P14	I/O	Hi-Z	入出力兼用ポート
			ADIN04		A	10ビットA/D変換器Ch.0アナログ信号入力4		
✓	✓	✓	✓	P15	P15	I/O	Hi-Z	入出力兼用ポート
			ADIN05		A	10ビットA/D変換器Ch.0アナログ信号入力5		



チップ	QFP15-100pin	QFP14-80pin	QFP13-64pin	端子/ パッド名	割り当て 信号	I/O	イニシャル 状態	機能
✓	✓	✓	✓	P16	P16	I/O	Hi-Z	入出力兼用ポート
					ADIN06	A		10ビットA/D変換器Ch.0アナログ信号入力6
✓	✓	✓	-	P17	P17	I/O	Hi-Z	入出力兼用ポート
					ADIN07	A		10ビットA/D変換器Ch.0アナログ信号入力7
✓	✓	✓	-	P20	P20	I/O	Hi-Z	入出力兼用ポート
					ADIN10	A		10ビットA/D変換器Ch.1アナログ信号入力0
✓	✓	✓	-	P21	P21	I/O	Hi-Z	入出力兼用ポート
					ADIN11	A		10ビットA/D変換器Ch.1アナログ信号入力1
✓	✓	✓	-	P22	P22	I/O	Hi-Z	入出力兼用ポート
					ADIN12	A		10ビットA/D変換器Ch.1アナログ信号入力2
✓	✓	-	-	P23	P23	I/O	Hi-Z	入出力兼用ポート
					ADIN13	A		10ビットA/D変換器Ch.1アナログ信号入力3
✓	✓	-	-	P24	P24	I/O	Hi-Z	入出力兼用ポート
					ADIN14	A		10ビットA/D変換器Ch.1アナログ信号入力4
✓	✓	-	-	P25	P25	I/O	Hi-Z	入出力兼用ポート
					ADIN15	A		10ビットA/D変換器Ch.1アナログ信号入力5
✓	✓	-	-	P26	P26	I/O	Hi-Z	入出力兼用ポート
					ADIN16	A		10ビットA/D変換器Ch.1アナログ信号入力6
✓	✓	-	-	P27	P27	I/O	Hi-Z	入出力兼用ポート
					ADIN17	A		10ビットA/D変換器Ch.1アナログ信号入力7
✓	✓	✓	✓	P30	P30	I/O	Hi-Z	入出力兼用ポート
					#ADTRG0	I		10ビットA/D変換器Ch.0トリガ入力
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P31	P31	I/O	Hi-Z	入出力兼用ポート
					#ADTRG1	I		10ビットA/D変換器Ch.1トリガ入力
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P32	P32	I/O	Hi-Z	入出力兼用ポート
					EXCL00	I		16ビットPWMタイマCh.0イベントカウンタ入力0
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P33	P33	I/O	Hi-Z	入出力兼用ポート
					EXCL10	I		16ビットPWMタイマCh.1イベントカウンタ入力0
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P34	P34	I/O	Hi-Z	入出力兼用ポート
					REMO	O		IRリモートコントローラ送信データ出力
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P35	P35	I/O	Hi-Z	入出力兼用ポート
					FOUT	O		クロック外部出力
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P36	P36	I/O	Hi-Z	入出力兼用ポート
					CLPLS	O		IRリモートコントローラクリアパルス出力
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P37	P37	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P40	P40	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	✓	P41	P41	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	✓	P42	P42	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	✓	P43	P43	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	✓	P44	P44	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P45	P45	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P46	P46	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P47	P47	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P50	P50	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P51	P51	I/O	Hi-Z	入出力兼用ポート

# S1C17589

チップ	QFP15-100pin	QFP14-80pin	QFP13-64pin	端子/ パッド名	割り当て 信号	I/O	イニシャル 状態	機能
✓	✓	-	-	P52	P52	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P53	P53	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P54	P54	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P55	P55	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	✓	P60	P60	I/O	Hi-Z	入出力兼用ポート
					EXCL20	I		16ビットPWMタイマCh.2イベントカウンタ入力0
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P61	P61	I/O	Hi-Z	入出力兼用ポート
					EXCL30	I		16ビットPWMタイマCh.3イベントカウンタ入力0
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P62	P62	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P63	P63	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P64	P64	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P65	P65	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P66	P66	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P67	P67	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P70	P70	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P71	P71	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P72	P72	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P73	P73	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P74	P74	I/O	Hi-Z	入出力兼用ポート
					EXCL21	I		16ビットPWMタイマCh.2イベントカウンタ入力1
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P75	P75	I/O	Hi-Z	入出力兼用ポート
					EXCL31	I		16ビットPWMタイマCh.3イベントカウンタ入力1
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	✓	P76	P76	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	-	P77	P77	I/O	Hi-Z	入出力兼用ポート
					UPMUX	I/O		ユーザ選択入出力(ユニバーサルポートマルチプレクサ)
✓	✓	✓	-	P80	P80	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P81	P81	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P82	P82	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P83	P83	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P84	P84	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P85	P85	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P86	P86	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	P87	P87	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	✓	P90	P90	I/O	Hi-Z	入出力兼用ポート
					RTC1S	O		リアルタイムクロック1秒周期パルス出力
					RTCINT	O		リアルタイムクロック割り込み信号出力
✓	✓	✓	✓	P91	P91	I/O	Hi-Z	入出力兼用ポート
					EXCL01	I		16ビットPWMタイマCh.0イベントカウンタ入力1

チップ	QFP15-100pin	QFP14-80pin	QFP13-64pin	端子/ パッド名	割り当て 信号	I/O	イニシャル 状態	機能
✓	✓	✓	✓	P92	P92	I/O	Hi-Z	入出力兼用ポート 16ビットPWMタイマCh.1イベントカウンタ入力1
					EXCL11	I		
✓	✓	✓	✓	P93	P93	I/O	Hi-Z	入出力兼用ポート クロックジェネレータ外部クロック入力
					EXOSC	I		
✓	✓	✓	-	P94	P94	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P95	P95	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	P96	P96	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	-	PA0	PA0	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	PA1	PA1	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	PA2	PA2	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	PA3	PA3	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	PA4	PA4	I/O	Hi-Z	入出力兼用ポート
✓	✓	-	-	PA5	PA5	I/O	Hi-Z	入出力兼用ポート
✓	✓	✓	✓	PD0	DST2	O	O (L)	オンチップデバッグステータス出力
					PD0	I/O		入出力兼用ポート
✓	✓	✓	✓	PD1	DSIO	I/O	I (Pull-up)	オンチップデバッグデータ入出力
					PD1	I/O		入出力兼用ポート
✓	✓	✓	✓	PD2	DCLK	O	O (H)	オンチップデバッグクロック出力
					PD2	O		出力ポート
✓	✓	✓	✓	PD3	PD3	I/O	Hi-Z	入出力兼用ポート
					OSC3	A		OSC3発振回路入力
✓	✓	✓	✓	PD4	PD4	I/O	Hi-Z	入出力兼用ポート
					OSC4	A		OSC3発振回路出力

## ユニバーサルポートマルチプレクサ (UPMUX) について

ユニバーサルポートマルチプレクサ(UPMUX)は、端子に割り付ける以下の周辺回路入出力機能を、ソフトウェアによって自由に選択できる機能です。ただし、一つの機能を同時に複数の端子に割り当てることはできません。

周辺回路	割り当て信号	I/O	チャンネル番号 <i>n</i>	機能
同期式シリアル インタフェース (SPIA)	SDIn	I	<i>n</i> = 0, 1	SPIA Ch. <i>n</i> データ入力
	SDOn	O		SPIA Ch. <i>n</i> データ出力
	SPICLK <i>n</i>	I/O		SPIA Ch. <i>n</i> クロック入出力
	#SPISS <i>n</i>	I		SPIA Ch. <i>n</i> スレーブセレクト入力
I <sup>2</sup> C (I2C)	SCL <i>n</i>	I/O	<i>n</i> = 0, 1	I2C Ch. <i>n</i> クロック入出力
	SDA <i>n</i>	I/O		I2C Ch. <i>n</i> データ入出力
UART (UART)	USIN <i>n</i>	I	<i>n</i> = 0, 1, 2	UART Ch. <i>n</i> データ入力
	USOUT <i>n</i>	O		UART Ch. <i>n</i> データ出力
16ビットPWMタイマ (T16B)	TOUT <i>n</i> 0/CAP <i>n</i> 0	I/O	<i>n</i> = 0, 1, 2, 3	T16B Ch. <i>n</i> PWM出力/キャプチャ入力0
	TOUT <i>n</i> 1/CAP <i>n</i> 1	I/O		T16B Ch. <i>n</i> PWM出力/キャプチャ入力1
	TOUT <i>n</i> 2/CAP <i>n</i> 2	I/O		T16B Ch. <i>n</i> PWM出力/キャプチャ入力2
	TOUT <i>n</i> 3/CAP <i>n</i> 3	I/O		T16B Ch. <i>n</i> PWM出力/キャプチャ入力3
	TOUT <i>n</i> 4/CAP <i>n</i> 4	I/O		T16B Ch. <i>n</i> PWM出力/キャプチャ入力4
	TOUT <i>n</i> 5/CAP <i>n</i> 5	I/O		T16B Ch. <i>n</i> PWM出力/キャプチャ入力5

# S1C17589

本資料のご使用につきましては、次の点にご留意願います。

本資料の内容については、予告無く変更することがあります。

1. 本資料の一部、または全部を弊社に無断で転載、または、複製など他の目的に使用することは堅くお断りいたします。
2. 本資料に掲載される応用回路、プログラム、使用方法等はあくまでも参考情報であり、これらに起因する第三者の知的財産権およびその他の権利侵害あるいは損害の発生に対し、弊社はいかなる保証を行うものではありません。また、本資料によって第三者または弊社の知的財産権およびその他の権利の実施権の許諾を行うものではありません。
3. 特性値の数値の大小は、数直線上の大小関係で表しています。
4. 製品および弊社が提供する技術を輸出等するにあたっては「外国為替および外国貿易法」を遵守し、当該法令の定める手続きが必要です。大量破壊兵器の開発等およびその他の軍事用途に使用する目的をもって製品および弊社が提供する技術を費消、再販売または輸出等しないでください。
5. 本資料に掲載されている製品は、生命維持装置その他、きわめて高い信頼性が要求される用途を前提としていません。よって、弊社は本(当該)製品をこれらの用途に用いた場合のいかなる責任についても負いかねます。
6. 本資料に掲載されている会社名、商品名は、各社の商標または登録商標です。

©SEIKO EPSON CORPORATION 2015

## セイコーエプソン株式会社

マイクロデバイス事業部 デバイス営業部

東京 〒191-8501 東京都日野市日野421-8  
TEL (042)587-5313(直通) FAX (042)587-5116

大阪 〒541-0059 大阪市中央区博労町3-5-1 エプソン大阪ビル15F  
TEL (06)6120-6000(代表) FAX (06)6120-6100

エプソン半導体のご紹介

<http://www.epson.jp/prod/semicon/>

ドキュメントコード：412961900  
2015年3月作成 ©