

32-bit Single Chip Microcontroller

- 32 ビット S1C33000 RISC コア
- 積和演算機能
- 8K バイト RAM 内蔵
- 2ch SIO

■ 概要

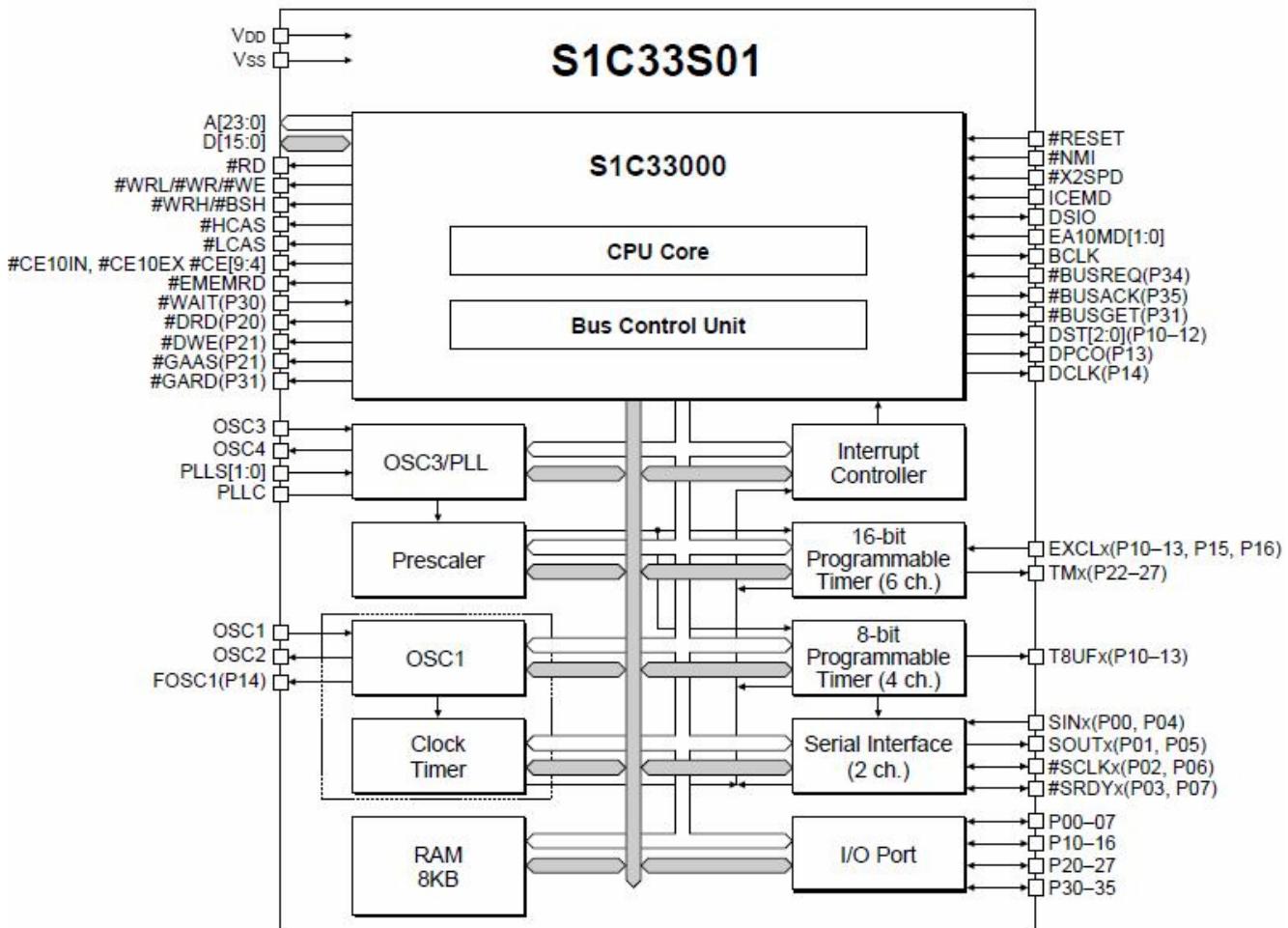
S1C33S01 は CMOS 32 ビット RISC コアを中心に、バスコントロールユニット、割り込みコントローラ、タイマ、シリアルインタフェースなどの周辺回路、および 8K バイトの RAM で構築されます。高速系の発振回路と PLL、および低速クロック入力回路を内蔵し、高速動作と省電力動作、および高度な計時機能に対応しています。また、積和演算機能を内蔵しており、音声合成処理などの DSP 機能を必要とするシステムを容易に構築できます。

■ 特長

- CMOS LSI 32 ビット並列処理 S1C33000 RISC コア
- メインクロック 50MHz(Max.)、外部クロック入力 12.5MHz
- サブクロック 32.768kHz(Typ.) 水晶発振
- 命令セット 16 ビット固定長、直行性の良い 105 種類の命令
積和演算命令(MAC 命令 2 サイクル実行)
- 内蔵 RAM 容量 8,192 バイト
- 計時タイマ 1ch.
- プログラマブルタイマ 8 ビット × 4ch.、16 ビット × 6ch.
16 ビットプログラマブルタイマにより実現
- ウオッヂドッグタイマ 2ch.
- シリアルインタフェース クロック同期式・調歩同期式を選択可能
赤外線(IrDA)インタフェースとしても使用可
- 汎用入出力ポート 入出力兼用ポート 29 ビット
端子は内蔵周辺回路の入出力と兼用
- 割り込みコントローラ 外部割り込み: 8 種類
内部割り込み: 23 種類
- 外部バスインタフェース アドレス 24 ビット(上位 4 ビットを入出力ポートと兼用)
データ 16 ビット
チップインエーブル 6 本(入出力ポートと兼用)
SRAM、DRAM、バースト ROM 直結可能
- 出荷形態 QFP15-100pin
- 電源電圧 動作電圧(单一電源): 1.8~3.6V
- 消費電流 SLEEP 時: $10 \mu A$ (3.3V、32.768kHz クロックタイマ動作 Typ.)
: $2.5 \mu A$ (2.0V、32.768kHz クロックタイマ動作 Typ.)
通常動作時: 49mA (3.3V、60MHz Typ.)

S1C33S01

■ ブロック図



本資料のご使用につきましては、次の点にご留意願います。

本資料の内容については、予告無く変更することがあります。

1. 本資料の一部、または全部を弊社に無断で転載、または、複製など他の目的に使用することは堅くお断りいたします。
2. 本資料に掲載される応用回路、プログラム、使用方法等はあくまでも参考情報であり、これら起因する第三者の知的財産権およびその他の権利侵害あるいは損害の発生に對し、弊社はいかなる保証を行うものではありません。また、本資料によって第三者または弊社の知的財産権およびその他の権利の実施権の許諾を行うものではありません。
3. 特性値の数値の大小は、数直線上の大小関係で表しています。
4. 本資料に掲載されている製品のうち「外国為替及び外国貿易法」に定める戦略物資に該当するものについては、輸出する場合、同法に基づく輸出許可が必要です。
5. 本資料に掲載されている製品は、生命維持装置その他、きわめて高い信頼性が要求される用途を前提としていません。よって、弊社は本（当該）製品をこれらの用途に用いた場合のいかなる責任についても負いかねます。
6. 本資料に掲載されている会社名、商品名は、各社の商標または登録商標です。

©SEIKO EPSON CORPORATION 2009

セイコーエプソン株式会社

半導体事業部 IC 営業部

<IC 国内営業グループ>

東京 〒191-8501 東京都日野市日野 421-8
TEL (042)587-5313(直通) FAX (042)587-5116

大阪 〒541-0059 大阪市中央区博労町 3-5-1 エプソン大阪ビル 15F
TEL (06)6120-6000(代表) FAX (06)6120-6100

エプソン半導体のご紹介

<http://www.epson.jp/device/semicon/>

ドキュメントコード : 411876300

2009 年 12 月作成